

概述

FM6809C 是一款内部集成 32 阶数字音量控制以及抗削顶失真功能且具有超低 EMI 的立体声免输出滤波器 D 类音频功率放大器, 在电源电压 5V、THD+N=10%、4Ω负载的条件下,输出高达 3W 的功率, 在提供媲美于 AB 类放大器性能的同时, 效率高达 85%。

FM6809C 的最大特点是抗削顶失真 (ACF) 输出控制功能, 可检测并抑制由于输入音乐、语音信号幅度过大所引起的输出信号削顶失真 (破音), 也能自适应地防止在电池应用中由电源电压下降所造成的输出削顶, 显著提高音质, 创造非常舒适的音乐享受, 并保护扬声器免受过载损坏。通过在 ACRC 端外接不同电阻电容值, 可灵活设置放大器的音质和输出功率; 同时芯片提供了 ACF Off 模式。

FM6809C 采用独有的电磁辐射 (EMI) 抑制技术, 具有超优异的全带宽低辐射性能, 辐射水平在不加任何辅助设计时仍远远低于 FCC Part15 Class B 标准值, 降低了系统电磁兼容设计难度。

FM6809C 内部集成免滤波器数字调制技术, 能够直接驱动扬声器, 并最大程度减小脉冲输出信号的失真和噪音。极少的外部元器件节省了系统空间和成本, 是便携式应用的理想选择。

此外, FM6809C 内置的关断功能使待机电流最小化, 还集成了静音功能、左右声道独立关断、扬声器输出端过流保护、片内过温保护和欠压异常保护等功能。

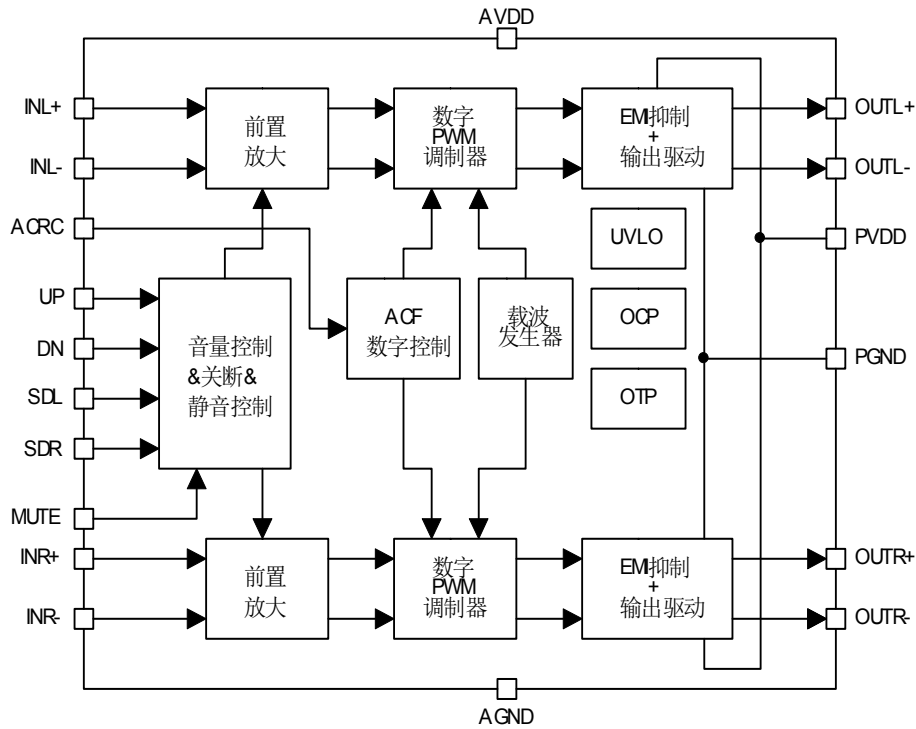
特点

- 抗削顶失真功能(Anti-Clipping Function, ACF)
- 超优异的全带宽 EMI 抑制性能
- 免 LC 滤波器数字调制, 直接驱动扬声器
- 32 阶数字音量控制 (DVC)
- 高输出功率:
 - 3.0W@ $V_{DDP}=V_{DDA}=5.0V, R_L=4\Omega, THD+N=10\%$
 - 1.9W@ $V_{DDP}=V_{DDA}=5.0V, R_L=8\Omega, THD+N=10\%$
- 高效率: 85%@ $V_{DDP}=V_{DDA}=5.0V, R_L=4\Omega, P_o=1W$
- 低 THD+N: 0.1%@ $V_{DDP}=V_{DDA}=5.0V, R_L=4\Omega, P_o=1W$
- 通道隔离度: 80dB@ $f_{IN}=1kHz, A_v=18dB$
- 高信噪比 SNR: 90dB@ $V_{DDP}=V_{DDA}=5.0V, A_v=18dB$
- 优异的“噼噔-咔嚓”(Pop-Click) 噪声抑制性能
- 静音功能
- 独立声道关断
- 过流保护功能、过热保护功能、欠压异常保护功能
- 封装形式: TSSOP-20

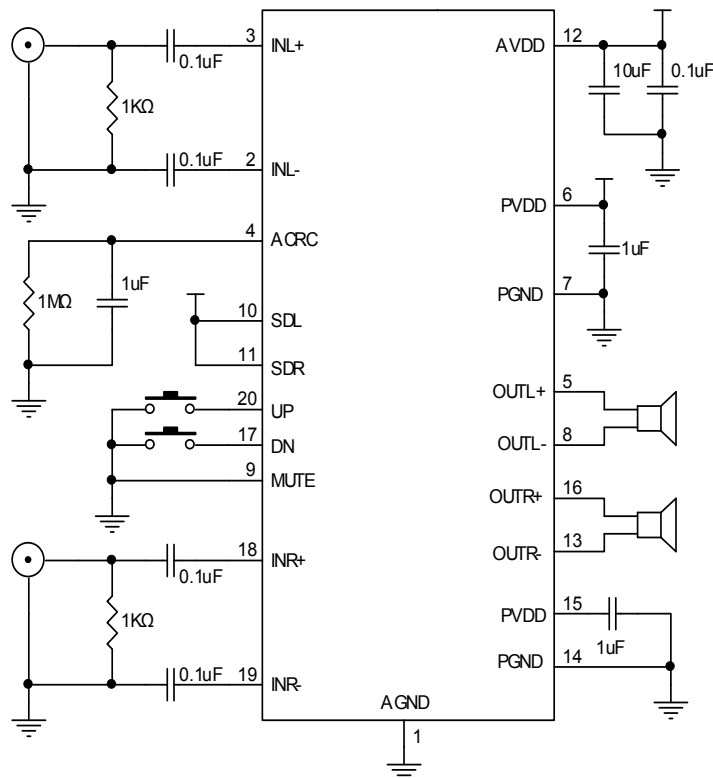
产品应用

- 便携式音箱, USB 音箱, FM 插卡式音箱
- MP3/MP4 扩音器
- 便携式游戏机, 手机, 笔记本电脑
- 小尺寸 LCD 电视/监视器

内部框图



典型应用图



引脚示意图及说明

		引脚号	引脚名称	I/O	引脚说明
		1	AGND	GND	模拟地
		2	INL-	A	左声道反相输入
		3	INL+	A	左声道同相输入
		4	ACRC	I/O	ACF 模式控制
		5	OUTL+	O	左声道同相输出
		6	PVDD	Power	功率电源 (左声道)
		7	PGND	GND	功率地 (左声道)
		8	OUTL-	O	左声道反相输出
		9	MUTE	I	系统静音控制 (高电平有效)
		10	SDL	I	左声道关断控制 (低电平有效)
		11	SDR	I	右声道关断控制 (低电平有效)
		12	AVDD	Power	模拟电源
		13	OUTR-	O	右声道反相输出
		14	PGND	GND	功率地 (右声道)
		15	PVDD	Power	功率电源 (右声道)
		16	OUTR+	O	右声道同相输出
		17	DN	I	音量减小控制 (低电平有效)
		18	INR+	A	右声道同相输入
		19	INR-	A	左声道反相输入
		20	UP	I	音量增大控制 (低电平有效)

注: I=输入端、O=输出端、A=模拟端。

电特性

➤ 绝对最大额定值

参数	符号	最小值	最大值	单位
功率电源电压范围	V_{DDP}	-0.3	6.0	V
模拟电源电压范围	V_{DDA}	-0.3	6.0	V
输入信号电压范围 (模拟输入端)	V_{IN}	$V_{SS}-0.6$	$V_{DDA}+0.6$	V
输入信号电压范围 (其他输入端)	V_{IN}	$V_{SS}-0.3$	$V_{DDA}+0.3$	V
结温	T_{JMAX}		125	°C
储存温度范围	T_{STG}	-50	125	°C

注: 绝对最大额定值是为保证器件的可靠性和寿命而不能超过的工作条件。

➤ 推荐工作条件

参数	符号	最小值	典型值	最大值	单位
功率电源电压	V_{DDP}	2.7	3.6	5.5	V
模拟电源电压	V_{DDA}	2.7	3.6	5.5	V
工作环境温度	T_a	-40	25	85	°C

➤ 直流特性 ($V_{SS}=0V$, $V_{DDA}=V_{DDP}=2.7V\sim 5.5V$, $T_a=-40^{\circ}C\sim 85^{\circ}C$, 除非特殊说明)

参数	符号	测试条件	最小值	典型值	最大值	单位
电源上电启动阈值	V_{UVLH}			2.2		V
电源掉电关断阈值	V_{UVLL}			2.0		V
高电平输入电压	V_{IH}		1.35			V
低电平输入电压	V_{IL}				0.35	V
静态电流	I_{AVDD}	$V_{DDA}=5V$, 无负载		5.0		mA
	I_{PVDD}	$V_{DDP}=5V$, 无负载, 无信号输入		2.0		mA
静音电流	I_{MUTE}	$V_{MUTE}=V_{DDA}=V_{DDP}=5V$		5.0		mA
关断电流 (AVDD+PVDD)	I_{PD}	$SDL=SDR=V_{SS}$, $T_a=25^{\circ}C$		0.1		uA

➤ 交流特性 ($V_{SS}=0V$, $V_{DDA}=V_{DDP}=2.7V\sim 5.5V$, $T_a=-40^{\circ}C\sim 85^{\circ}C$, 除非特殊说明)

参数	符号	测试条件	最小值	典型值	最大值	单位
启动时间 (上电)	t_{STUP}			32		ms
启动时间	t_{AT}	$V_{DDA}=5V$, $C_{ex}=1\mu F$, $R_{ex}=1M\Omega$		25		ms
释放时间	t_{RL}	$V_{DDA}=5V$, $C_{ex}=1\mu F$, $R_{ex}=1M\Omega$		0.25		ms
调制频率	f_{PWM}			440		KHz

FM6809C (文件编号: S&CIC1229) 低 EMI 抗削顶 3W D 类音频功放 IC

➤ 模拟特性 ($V_{SS}=0V$, $V_{DDA}=V_{DDP}=5.0V$, $R_L=4\Omega$, $T_a=25^\circ C$, 关掉 ACF 功能, 除非特殊说明)

参数	符号	测试条件	最小值	典型值	最大值	单位
最大输出功率	P_O	$R_L=4\Omega$, $f=1KHz$, $THD+N=10\%$		3		W
		$R_L=8\Omega$, $f=1KHz$, $THD+N=10\%$		1.9		W
音量控制范围	A_{VRange}		-34	9	23.4	dB
总谐波失真 (带宽: 20KHz)	THD+N	$R_L=4\Omega$, $P_O=1W$, $f=1KHz$		0.1		%
		$R_L=8\Omega$, $P_O=0.5W$, $f=1KHz$		0.15		%
信噪比 (带宽: 10KHz A-Filter)	SNR	$A_v=18dB$		90		dB
通道隔离度	CS	1KHz, $A_v=18dB$		80		dB
电源抑制比	PSRR	$f=1kHz$, 200mVp-p		-50		dB
最大效率	η	$R_L=4\Omega$, $P_O=1W$		85		%
		$R_L=8\Omega$, $P_O=0.5W$		85		%
输出失调电压	V_{OS}			± 5		mV
频响特性	f_{RES}	$C_{IN}=0.1\mu F$, $A_v=18dB$, $f=100Hz$ to 20KHz	-4		0.4	dB
ACF 最大衰减增益	$A_{a_{max}}$			-10		dB

注: 1、所有模拟特性基于我们的测试环境和条件; 取决于所选元件和 PCB 布局, 特性可能会变化。

2、系统上电初始增益。

功能原理与应用信息

➤ 工作模式

FM6809C 提供以下几种工作模式(见表 1 所示): 典型工作模式、ACF 模式、低功耗待机模式、静音模式。

表 1. 工作模式表

SDR & SDL	MUTE	ACRC ^{*1}	工作模式
H	L or Floating	L or H	典型工作模式
H	L or Floating	外接 Rex、Cex ^{*2}	ACF 模式
L	--	--	低功耗待机模式
L	H	--	静音模式

*1: ACRC 引脚不能悬空;

*2: 连接方式见下图 6 所示

注: L 和 H 分别指逻辑高电平和逻辑低电平

典型工作模式

在典型工作模式下，芯片按照设定增益进行信号放大。

ACF 模式

芯片可提供 ACF 工作模式，该模式下系统能够自适应输入信号幅度或电源电压降低，以实现无削顶失真输出功能，显著提高音质，创造非常舒适的音乐享受，并保护扬声器免受过载损坏。

低功耗待机模式

在/SDR 和/SDL 端施加逻辑低电平，芯片右声道和左声道分别进入低功耗待机模式。该模式关闭芯片所有功能并将待机功耗降低到最小。在启动低功耗待机模式后，输出端为弱下拉状态（通过高阻接地）。当该模式解除后，经过一段启动时间(TSTUP)进入正常工作状态。

静音模式*3

FM6809C 带有静音工作模式，当 MUTE 管脚置逻辑高电平时，进入模式。当 MUTE 管脚置逻辑低电平时，电路可立即恢复到正常工作模式。当 MUTE 引脚悬空时，静音模式将不被触发。

*3: 静音模式控制等级低于低功耗待机模式,但系统能快速关闭/启动，不需要经过 TSTUP 启动时间，不引起‘噼噼-咔嚓’声。

➤ 数字音量控制

FM6809C 可通过外部管脚 UP、DN 来实现 32 阶数字音量控制功能。内部计数器时钟频率(f_{CLK})由下述表达式确定：

$$f_{CLK} = f_{OSC} / 2^{13}$$

其中 f_{OSC} 为内部振荡器频率，典型值为 440KHz， f_{CLK} 典型值为 54Hz (cycle=18.5ms)。

将 UP 或 DN 管脚置低电平可实现音量上升或下降，控制时序如图 1 所示。其中 T1 为抗抖动时间,经过 T1 后音量上升或下降一阶；T2 为音量维持不变的时间,经过较长时间 T2 后音量继续上升或下降一阶；此后每隔较短时间 T3，音量即改变一阶，可实现音量的连续快速变化。

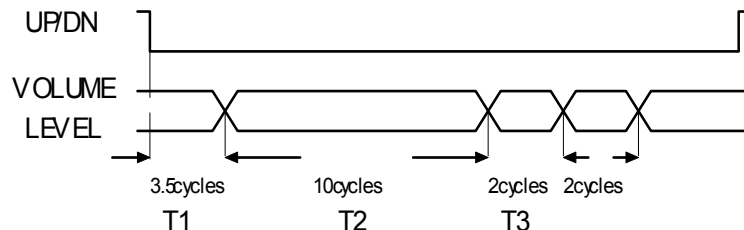


图 1 音量控制时序图

操作事项：

- 1、UP 和 DN 同时置低电平时，音量维持不变；
- 2、从静音状态恢复/关断模式恢复时，之前设置的音量不改变；
- 3、初始上电时,系统增益默认值为 17.5dB；
- 4、32 阶音量控制增益见表 2。

表 2 音量控制增益

阶数	增益*1 (dB)	阶数	增益 (dB)	阶数	增益 (dB)
1	MUTE	12	-5.6	23	14.7
2	-34.0	13	-3.8	24	15.5
3	-30.4	14	-2.4	25	16.6
4	-27.9	15	-0.3	26	17.5
5	-26.0	16	1.2	27	18.5
6	-21.9	17	3.1	28	19.6
7	-18.4	18	5.3	29	20.6
8	-17.0	19	7.1	30	21.5
9	-14.0	20	9.0	31	22.5
10	-11.3	21	11.0	32	23.4
11	-8.8	22	12.9		

*1 增益指的是系统整体增益。

➤ 模拟输入

对于差分信号输入时,通过隔直电容 C_{IN} 将左声道信号输入到 INL+ 和 INL-端, 见图 2。

对于单端信号输入时,通过隔直电容将信号输入到 INL+端。同时,INL-端必须通过一个电容 C_{REF} (与 C_{IN} 相同的值)到地,见图 3。右声道输入情况同左声道类似。

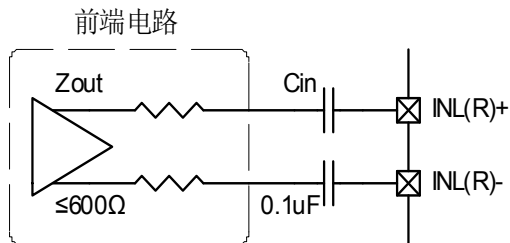


图 2 差分输入

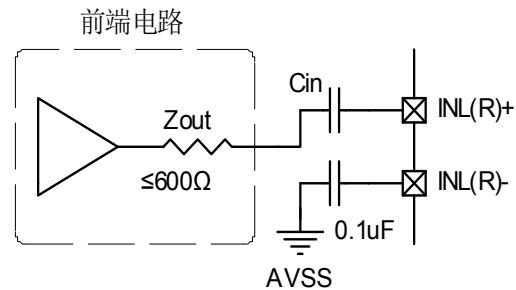


图 3 单端输入

另外,若输入端 (INL+和 INL-, 或者 INR+和 INR-) 没有接音源输入, 应将没有用到的通道的两个输入端短接, 并通过一个电容连接到地, 见图 4。该电容值与上面所述隔直电容值相同(0.1uF)。

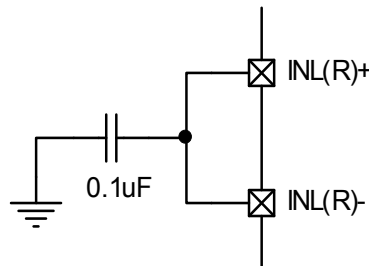


图 4 无用声道输入端的连接

输入截止频率由右边等式确定:

其中 Z_{IN} 为放大器输入阻抗。

为了减小 pop 噪声, 输入信号源内阻可适当调整, 同时输入隔直电容(C_{IN})设置为 0.1uF 或更小。

➤ 抗削顶失真功能 (ACF)

当输入信号幅度过大或者电源电压降低时, 输出会出现削顶失真, 并可能产生扰人心烦的破音。抗削顶失真功能 (ACF) 能自适应输入信号幅度或电源电压降低, 通过检测输出信号幅度来自动调整环路增益, 达到无削顶失真目的, 大大改善了音质效果, 并最大化输出功率。

抗削顶失真功能 (ACF) 原理如图 5 所示。

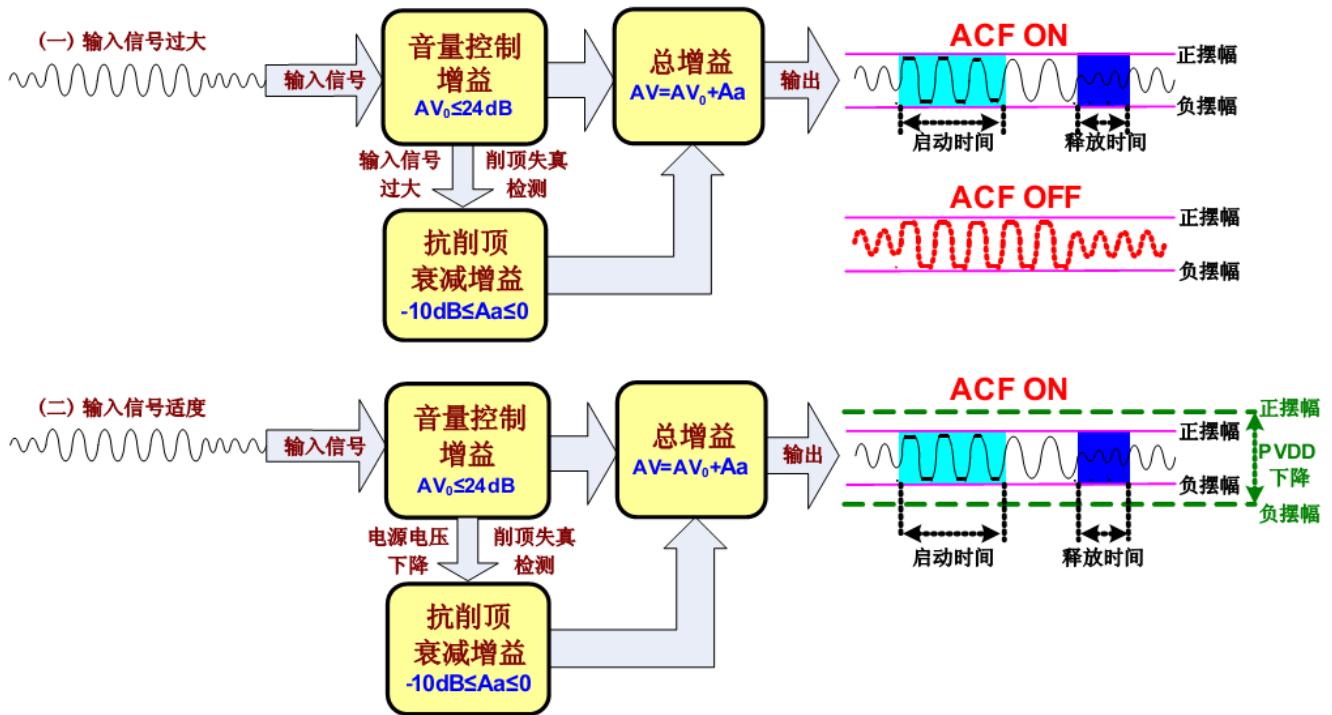


图 5 抗削顶失真功能 (ACF) 的原理框图

ACF 模式下启动时间^{*1}和释放时间^{*2}可通过在 ACRC 端外接不同的电阻(R_{ex})和电容(C_{ex})值灵活地设置, 连接方式见图 6 所示。

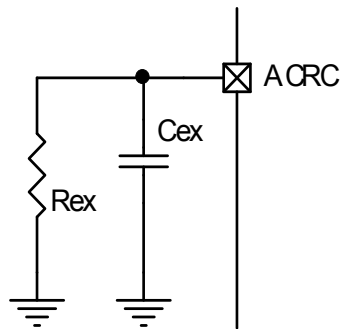


图 6 ACF 模式引脚 ACRC 的外接方式

*1 启动时间: 抗削顶失真功能有效启动并将放大器的增益衰减 3dB 所经历的时间间隔;

*2 释放时间指的是从目标衰减增益 ($A_{a_{max}}$) 恢复到该功能无效时的时间间隔。

FM6809C(文件编号:S&CIC1229) **低 EMI 抗削顶 3W D 类音频功放 IC**

另外 THD 与输出功率也可通过在 ACRC 端外接不同的电阻(R_{ex})值灵活地设置, 见表 3。

表 3 THD 与输出功率对应关系($V_{DDA}=V_{DDP}=5.0V$)

测试条件: $V_{DDA}=V_{DDP}=5.0V$ 、 $C_{ex}=1\mu F$ 、 $R_L=4\Omega$		
$R_{ex}(K\Omega)$	THD+N(%)	$P_o(W)$
1000	1.0	2.3
180	3.0	2.4
75	5.0	2.7
20	10.0	3.0
15	15.0	3.2

➤ 保护功能

FM6809C 具有以下几种保护功能: 过流保护、过温保护、欠压保护。

过流保护

当检测到输出端短路、输出端对电源或地短路时, 会自动启动过流保护功能来防止芯片损坏。左右声道过流保护功能相互独立。在启动过流保护模式后, 输出端为高阻态。通过在 /SDR 端施加逻辑低电平能使右声道从过流模式恢复, 同样情况适用于左声道。另外, 重新上电能使双声道同时从过流保护模式中恢复。

过温保护

当检测到芯片温度超过一定值时, 该功能自动启动来防止芯片损坏。在启动过温保护模式后, 输出端为弱下拉状态 (通过高阻连到地)。当芯片温度恢复到正常温度时, 该模式自动解除。

欠压保护

当检测到 AVDD 电压低于 V_{UVLL} , 启动欠压保护功能; 当检测到 AVDD 电压高于 V_{UVLH} , 该模式自动解除。在启动欠压保护模式后, 输出端为弱下拉状态 (通过高阻接地)。当欠压保护模式解除后, 经过一段启动时间 (TSTUP) 进入正常工作状态。

➤ Pop 噪声降低

芯片内部集成有 Pop 噪声抑制电路, 专门抑制上电 / 掉电 / 待机 / 恢复等转换中出现的 Pop 噪声。

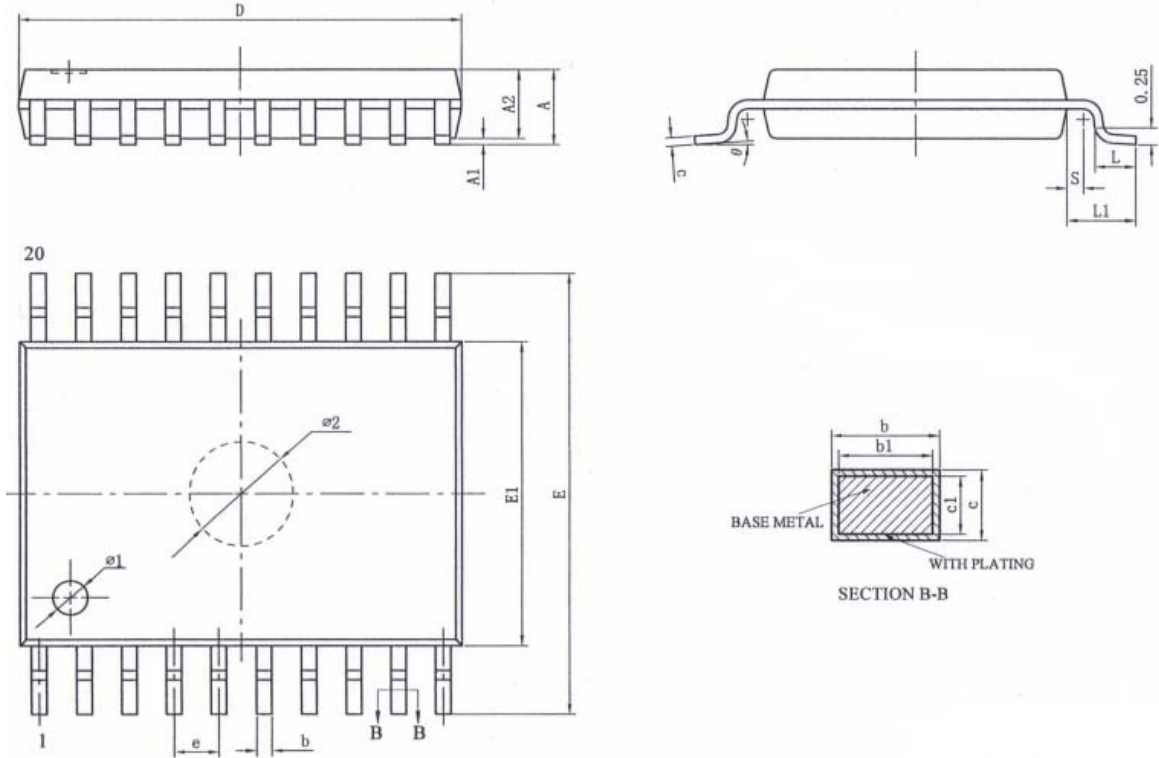
➤ 建议应用事项

1. 对输入电源处理为重中之重, 输入端电源选择倾向线性电源将比开关电源更优, 可以将 AGND 于 PGND 用 0 欧姆电阻隔开以减小电源输入端从地线耦合至信号端的干扰, 提高声音品质。
2. 电源端加适当的去耦电容可以确保器件的高效率及最佳的 THD 性能, 同时为得到良好的高频瞬态性能, 希望电容的 ESR 尽量小。一般使用 1uF 的陶瓷电容将 PVDD 旁路到地。去耦电容在布局上应尽量靠近芯片的 PVDD 与 AVDD 放置。如果希望更好的滤除低频噪声, 则需要根据具体应用添加一个 10uF 或者更大的电容



封装信息

TSSOP-20



SYMBOL	MILLIMETER		
	MIN	NOM	MAX
A	--	--	1.20
A1	0.05	--	0.15
A2	0.80	1.00	1.05
b	0.19	--	0.30
b1	0.19	0.22	0.25
c	0.09	--	0.20
c1	0.09	--	0.16
D	6.40	6.50	6.60
E1	4.30	4.40	4.50
E	6.20	6.40	6.60
e	0.65BSC		
L	0.45	0.60	0.75
L1	1.00BSC		
S	0.20	--	--
θ	0	--	8°